

경력 및 신입 사원 모집

썬카이로넷은 최첨단의 저전력 SoC 칩설계 기술과 고성능 무선통신기술의 결합하여 차세대 모바일 통신칩을 개발하고 있는 급속도로 성장하는 통신용 반도체 설계 회사입니다. 썬카이로넷과 함께 성장할 미래지향형 Engineer들과 관리직 사원들을 모집합니다.

모집부문	모집분야	업무내용/응시자격
연구부서 경력/신입 00명	Software 개발팀	컴퓨터공학 또는 전자공학 전공 C Program 필수, 통신 protocol stack, Network protocol, TCP/IP, 또는 PKM/IKE 경험 우대. Embedded software, RTOS, ARM, DSP, WLAN MAC, USB, PCMCIA, SDIO, NDIS, CDMA/GSM protocol stack 경험 우대
	통신 알고리즘 및 신호처리 연구팀	전자공학 석사 또는 박사 (통신/신호처리 전공) Modulation, Coding, Digital Filter, Detection/Estimator, Multiple Antenna System, (Physical) Resource Management, OFDM, CDMA, WLAN, UWB DMB 등 통신모뎀 설계 경험 우대. MATLAB 또는 C program 경험 필수
	통신 모뎀칩 설계팀	전자공학 석사 (VLSI, 통신, 또는 신호처리 전공) Verilog 또는 VHDL RTL 설계 경험 필수 유선/무선 통신칩, 네트워크칩, 또는 신호처리칩 설계 경험 우대.
	SoC/ASIC 설계팀	전자공학 또는 컴퓨터공학 전공 Verilog 또는 VHDL RTL 설계 경험 필수 ARM 또는 Embedded processor 사용 경험 우대 USB, UART, PCMCIA, SDRAM controller IP사용 경험 우대
	RF/Analog IC 설계팀	전자공학 석사 (Analog/RF circuit 전공) Analog filter, mixer, PLL, VCO, 또는 RF/Analog circuits 경험 WLAN, CDMA, DMB 등의 RF IC 또는 module 설계 경험 우대
관리부서 경력/신입 0명	상품기획/마케팅팀	대졸이상 통신칩 또는 단말기부품 상품기획 및 마케팅 경험 필수 핸드폰, PMP, Navigation 제조업체 거래선 보유, DMB/통신칩/ LCD 등 단말기 부품 기술기획 및 거래처 관리 경험 우대
	재무/경리팀	전문대졸 이상 재무, 회계, 경리, 사무보조 경험 우대

전형절차 : 1차 서류전형, 2차 면접(서류전형 합격자에 한해 개별통보), 모집기간 : 2006.05.25 ~

제출서류 : 이력서(사진부착) 및 자기소개서(경력자는 경력업무중심으로 기재) *제출한 서류는 반환하지 않음.*

지원부문과 연락처 기재요양, 접수방법 : 이메일접수 (job@xronet.com) 또는 우편접수

접수처 : 경기도 성남시 분당구 수내동 6-4 수내빌딩 2층 카이로넷 (인사담당부서)

문의처: job@xronet.com, 회사정보: www.xronet.co.kr