

덕산넵코어스(주) R&D본부 채용 부문

1. 기본 정보

기업명	덕산넵코어스(주)	주소	대전광역시 유성구 테크로 2로 66-6	홈페이지	www.dsnc.co.kr
기업형태	중소기업	업종	제조업 (우주, 항공, 방산)	주요사업	방위산업, 항공, 우주
매출액	374 억 (2020년 기준)	종업원수	160 명	설립년도	2012년 12월
기업소개	당사는 GPS 위성항법, GPS/INS 통합항법, 항재밍 장치, 항재밍 시험평가 장비분야 우주항공 분야 및 PNT 관련 인프라 등 사업을 영위하는 우주항공, 항법, 방산 전문기업입니다. 당사는 지속 성장을 위해 AS9000, NADCAP 등의 다양한 인증을 보유하고 있으며, 경영혁신형 기업, 대전시 고용우수 기업, 대전시 유망중소기업, 우수방산업체 국방부장관상 수상, 우수방산업체 방위사업청장상 수상 등 대외적으로도 잠재력과 성장성 등을 인정 받고 있는 덕산그룹의 핵심 계열사입니다. 4차 산업혁명의 도래에 따른 위성, 항법 시장의 성장이 더불어 지속 예견되는 바, 당사와 함께 성장의 미래를 그릴 인재를 원합니다. 회사와 관련된 자세한 정보는 당사 홈페이지를 참조해 주십시오.				
복리후생	<ul style="list-style-type: none"> · 복지포인트 지급(100만원/년) · 월 1회 패밀리데이 운영 (오전/오후 반차) · 주거지원비 지원 (거주지 이전 대상자에 한함) · 각종 경조비 지원 · 단체 상해보험 및 상조보험 가입 · 건강검진 지원 · 장기근속자 휴가 및 포상 · 사내 동호회 지원 ※ 복리후생은 입사 후 회사 정책에 따라 변경될 수 있습니다.				

2. 모집 부문

모집부문	담당업무	자격요건 및 우대사항	채용부서(그룹)
HW (Hardware개발)	- HW 설계, 제작, 시험. - 통신, RF, Base band, Digital Logic 회로설계 - 위성항법수신기 개발 및 시험평가 - 점검장비/시험장비 등의 개발 및 제작	- 학력 : 학사 이상 (석사 이상 우대) - 전공 : 전자, 전파공학, 정보통신공학 - 회로설계 / PCB Artwork 경험 우대 - 전자회로 이해 및 설계 경험 우대 - RF 회로 설계 경험 우대 - Auto CAD Tool 사용 경험 우대	전자전 위성항재밍
	- 아날로그/디지털 회로설계 - 제작, 성능/환경 시험 수행 - 무선 통신장치 개발	- 학력 : 학사 이상 (석사 이상 우대) - 전공 : 전자, 전파, 정보통신공학 - 회로설계 Tool 사용 가능자 (OrCAD, PADS 등) - 전자회로 이해 및 설계 경험 우대 - 방산 업무 경력 우대 - 무선 통신 분야 개발 경험 우대	데이터링크
SW (Software개발)	- CDU SW 개발 / 장비 연동 및 통합 / 시험평가	- 학력 : 학사 이상 (석사 이상 우대) - 전공 : 전자, 전파, 정보통신, 컴퓨터공학 - C, C++, C# 활용 윈도우 프로그래밍 경험 우대 - 방산 업무 경력 우대 - 위성항법 시스템 관련 개발 경험 우대	첨단기술
	- 알고리즘 개발 / M&S / SW 개발 / 시험평가	- 학력 : 대학원 석사 이상 (박사 우대) - 전공 : 전자, 전파, 정보통신, 제어계측공학 - C/C++/MATLAB 프로그래밍 경험 우대 - 방산 업무 경력 우대 - 위성항법, RF통신, 항재밍, 전자전 관련 시스템 설계 및 개발 경험 우대	첨단기술 위성항재밍
SW/FW (Software개발) (Firmware개발)	- SW/FW 개발 (제어, 연동, 네트워크 등) - HW 개발 지원 - 성능시험, 환경시험 수행 - 무선 통신장치 개발	- 학력 : 학사 이상 (석사 이상 우대) - 전공 : 전자, 전파공학, 정보통신공학 - C, C++ 등 프로그래밍 언어 사용 가능자 우대 - 임베디드 OS Linux 개발 경험 우대 - 방산 업무 경력 우대 - 테스트용 GUI 개발 경력 우대 - 네트워크 분야 경력 및 관련 지식 보유 우대 - 무선 통신 분야 경력 및 관련 지식 보유 우대	데이터링크

FW (Firmware개발)	- 임베디드 소프트웨어 개발 - 위성항법 알고리즘 개발	- 학력 : 학사 이상 (석사 이상 우대) - 전공 : 전자, 전파, 정보통신, 제어계측공학 - C언어 개발 경험자 우대 - 임베디드 소프트웨어 개발 경험 우대 - 위성항법 알고리즘 설계 경험 우대	전파항법
HW/FW (Hardware개발) (Firmware개발)	- 임베디드 소프트웨어 개발 - 통신 프로토콜 개발 - BSP/드라이버 개발 - 점검장비/시험장비 개발 및 제작 - 통합/관성항법 알고리즘 개발/M&S / 시험평가	- 학력 : 학사 이상(석사 이상 우대) - 전공 : 전자공학, 제어계측공학 - TI DSP 및 C 언어 개발 경험 우대 - 임베디드 소프트웨어 개발 경험 우대 - 회로설계 Tool 사용 가능자 (OrCAD 등) - 전자회로 이해 및 설계 경험 우대	복합항법
RTL / FPGA설계	- RTL 기반 HW IP 설계 - RTL Simulation 및 Verification - Verilog-HDL 프로그래밍 - FPGA 플랫폼 설계 및 구축	- 학력 : 학사 이상 (석사 이상 우대) - 전공 : 전자, 전파, 정보통신, 제어계측공학 - C기반 RTL IP 설계 개발 경험자 우대 - RTL 설계 및 FPGA 프로그램 경험 우대 - Vivado, Synplify 또는 Quartus II 개발경험 우대 - 위성항법 알고리즘 설계 경험 우대 - 항재밍 알고리즘 설계 경험 우대	전파항법 첨단기술 위성항재밍
연구기획	- R&D사업 기획 및 관리 전반 - 신규사업 발굴 및 컨소시엄 과제 사업추진 - 사업 타당성 검토 및 전략 수립/관리 - 연구과제 시장성 및 가치평가 활용 및 개발전략 수립 - 사업계획서 발표 자료 및 제안서 작성	- 학력 : 학사 이상 (석사 이상 우대) - 경력 : 해당 직무 경력 5년 이상 - 정부지원 사업 참여 경험자 우대 - 문서 작성 우수자 우대 (PPT 등)	R&D본부

3. 모집 인원 및 세부사항

모집인원	0명	근무지	대전광역시 유성구 테크로 2로 66-6
경력	신입 / 경력 (기 졸업자 가능)	학력	학사 이상 (석사, 박사 우대)
성별	무관	전공	전자공학, 전파공학, 정보통신공학, 제어공학 관련 전공자
외국어	외국어 우수자 우대	연봉	당사 규정에 따름 (학사 초임 3,700만원 이상) ※ 경력직은 경력에 따라 협의

4. 모집 정보

모집기간	채용 시까지 (적임자 즉시 추천 요망)	제출방식	자사양식 이력서 작성 후 E-mail 제출 (skim@oneduksan.com)
제출서류	입사지원서, 자기소개서, 포토폴리오	기타문의	M: 010-3029-1210 / T: 042-363-9144 / F: 042-363-9001