

Leo LSI

The logo for Leo LSI features the text "Leo LSI" in a serif font. The "i" in "LSI" has a black dot. A red, curved swoosh starts from the top right of the "i" dot, loops around, and ends at the bottom right. A horizontal line is positioned below the text, with a black segment under "Leo" and a red segment under "LSI" that matches the swoosh's color.

# (주)레오엘에스아이

www.leolsi.com

회 사 명 : 주식회사 레오엘에스아이

대표이사: 허 승 훈

설 립 일 : 2007년 7월

본 사 : 서울특별시 서초구 효령로 414, 1층(서초동, 정성빌딩)

임직원수: 40명(2023년 11월 현재)

주요사업: 반도체 Analog IP 회로설계

홈페이지: www.leolsi.com

주요고객: 삼성전자 파운드리사업부/System LSI사업부

\*삼성 파운드리를 사용하는 미국, 유럽, 일본, 중국 및 한국  
고객사는 당사의 Analog IP를 사용함

제품 및 응용처 소개

제품: Analog IP → ADC, DAC, PLL, LDO, PVT, Temp Sensor, etc.

설계 공정: FinFET (4nm / 5nm / 7nm / 8nm / 14nm)

Planner (28nm ~ 0.5um), BCD, RF, NVM

응용처: ASIC, AI, NPU, AP, Analog IC, PMIC, FPGA, etc. → 고객사 지원



The world is driven by Analog

# Analog 반도체 설계 인재 채용 분야

## 아날로그개발실 (삼성 파운드리 사업부 IP 개발 Partner)

1. Converter 설계 (ADC/DAC)
2. PLL / OSC 설계
3. PVT / Temp Sensor / LDO / LVD 설계

## Device Solution 사업부

1. 산업용 Analog IC 및 PMIC 개발

## 선행개발실

1. Analog and Mixed-Signal ASIC : Sensor Read-Out IC, PMIC
2. High-end Analog IP 설계

# 2024년 상반기 신입 채용 계획

학부 졸업생, 졸업예정자('24.2. 졸업) 지원 가능

## 이력서 접수

이력서 접수: 11.13(월) ~ 11.30(목)



## 면접 진행

면접 진행: 11.27(월) ~ 12.8(금)



---

## 결과통보

12.11(월) ~ 15(금)



## 입사 전 OT

12.26(화) ~ 28(목) 中 1일



---

## 채용연계형 인턴십 프로그램 (약 8주)

'24.1.4(목) ~ 3.6(수)

\* 부서면접: 3.4(월) ~ 3.6(수)



---

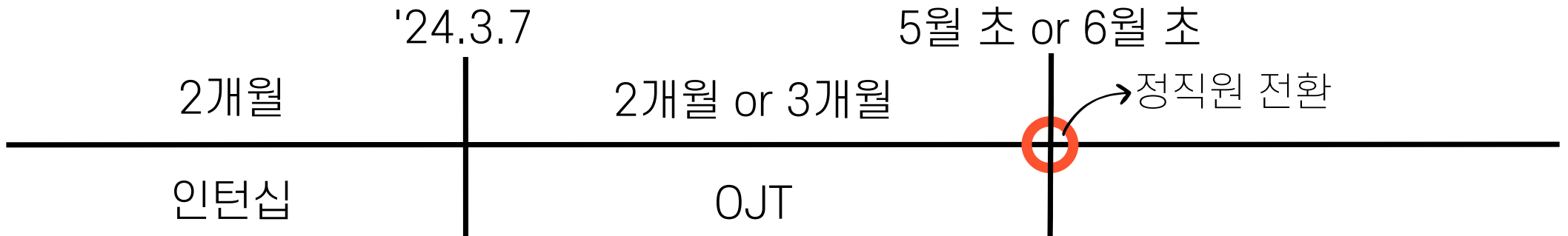
## 부서별 OJT(On the Job Training)

부서별 OJT: 3.7(목)~ (2개월 or 3개월)

# 채용연계형 인턴십 제도 (재학생 / 졸업생 대상)

실무능력을 배양하고 사내 조직문화를 미리 경험할 수 있는 기회를 제공

	채용연계형 인턴십 기간	OJT 기간	수습 종료 및 정직원 전환
기간	'24.1.4~3.6 (약 8주)	2개월 or 3개월	5월 초~ or 6월 초~
소속 부서	경영지원실/선행개발팀	현업 부서(임시 배치)	현업 부서(최종 배치)



# 아날로그 회로 설계 엔지니어 양성 Track

과 정		기 간	세 부 진 행 내 용
인턴십	아날로그 집적회로 이론/실습교육	1개월	KAIST IDEC 반도체설계교육센터 온/오프라인 교육 [CMOS Circuit design](Baker 저.) 이론교육 설계EDA Tool 교육 및 CMOS 시뮬레이션 실습 교육
	아날로그IP 개발교육 및 실습교육	1개월	ADC / DAC / PLL / LDO / OSC 등 핵심 아날로그IP에 대한 전반적인 이론교육
OJT 수습	아날로그IP 설계 실무교육	2개월 or 3개월	각 설계 부서에서 깊이있는 아날로그회로설계 OJT 수행 및 실무 병행 (OJT 이후로도 6개월 이상 교육 진행)

**※ 교육 이수 시 대학원 석사 과정 이수 수준 목표**

# 복리후생 제도 안내

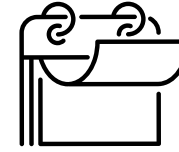


## 연말 성과급 지급



## 사내 대출제도 운영

만 3년차 이상 3,000만원 한도  
만 5년차 이상 5,000만원 한도



## 근속상여 제도 운영

입사 흡수년차 100만원  
입사 10년차 200만원

## 결혼 축하금+휴가 지급

축하금 100만원  
휴가 5일, 축하화환



## 부모 칠순 축하금

칠순 50만원, 1회



## 자녀 출산 축하금

첫째 자녀 100만원  
둘째 자녀부터 200만원



## 식대 제공

점심 식권 제공  
저녁 식대 지원



## 간식 / 커피 제공

간식, 원두커피  
무제한 제공



## 기숙사 운영

관리비만 부담,  
남직원 한정



## 임직원 단체보험 가입

단체 상해보험/  
단체 질병보험



## 종합건강검진 지원

만 35세 이상 임직원 대상  
종합건강검진 지원



## 사내동호회 운영



# 지원 방법

## 잡포탈 사이트 이용

- 사람인
- 잡코리아



## 직접 지원

- 첨부 이력서 양식(.doc / .hwp) 작성 후 하기 이메일 송부
- jamni@leolsi.com

## 문의사항

- 경영지원실 (인사담당자)  
jamni@leolsi.com / 02-581-5510 / 010-4903-5170